

PATENT ABSTRACTS OF JAPAN

(11)Publication number :

2000-195791

(43)Date of publication of application : 14.07.2000

(51)Int.Cl.

H01L 21/027

G03F 7/11

(21)Application number : 11-375486

(71)Applicant : INFINEON TECHNOLOG NORTH
AMERICA CORP

(22)Date of filing : 28.12.1999

(72)Inventor : CHIAN RUU
SHAOMIN IN

(30)Priority

Priority number : 98 221092

Priority date : 28.12.1998

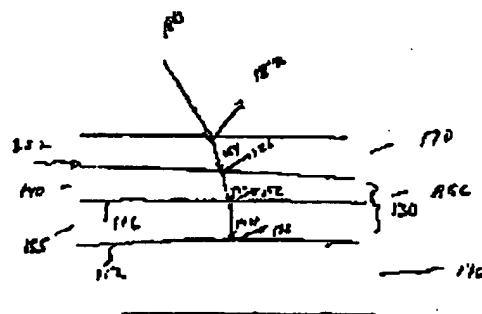
Priority country : US

(54) METHOD OF REDUCING RESIST REFLECTANCE IN LITHOGRAPHY

(57)Abstract:

PROBLEM TO BE SOLVED: To improve the control of important dimensions by depositing a multilayer ARC laminate layer which combines the absorption and diminishing interference modes together.

SOLUTION: An antireflective coat(ARC) layer 130 is formed on a substrate 110. This layer is a multilayer ARC layer composed of a first and second ARC layers 135, 140. The second ARC layer 140 is deposited on the first ARC layer 135 which is deposited on the substrate 110. A resist 170 is formed on the second ARC layer wherein the first ARC layer operates in the absorption mode and the second ARC layer operates in the diminishing interference mode, the refractive index of the second ARC layer is selected so as to minimize the reflection on the resist, the first ARC layer 135 has an adequate extinction coefficient k and wall thickness for absorbing lights and the coefficient k is about 0.2 or more, pref. 0.5 or more.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号
特開2000-195791
(P2000-195791A)

(43) 公開日 平成12年7月14日 (2000.7.14)

(51) Int.Cl. ⁷	識別記号	F I	テマコード (参考)
H 0 1 L 21/027		H 0 1 L 21/30	5 7 4
G 0 3 F 7/11	5 0 3	G 0 3 F 7/11	5 0 3

審査請求 未請求 請求項の数46 O L (全 10 頁)

(21) 出願番号	特願平11-375486	(71) 出願人	399035836 インフィニオン テクノロジーズ ノース アメリカ コーポレーション Infineon Technolog ies North America Co rp アメリカ合衆国 カリフォルニア サン ホセ ノース ファースト ストリート 1730
(22) 出願日	平成11年12月28日 (1999. 12. 28)	(74) 代理人	100061815 弁理士 矢野 敏雄 (外2名)
(31) 優先権主張番号	09/221092		
(32) 優先日	平成10年12月28日 (1998. 12. 28)		
(33) 優先権主張国	米国 (US)		

最終頁に続く

(54) 【発明の名称】 リソグラフィにおいてレジストの反射率を減少させる方法

(57) 【要約】

【目的】 レジストにおける反射率を減少させるための
吸収特性と減殺的干渉特性とを組合せた抗反射膜によっ
て重要寸法を改善する。

【構成】 リソグラフィにおけるレジストの反射率を減
少させる方法において、吸収モードおよび減殺的干渉モ
ードで動作する反射防止膜 (A R C) を基板上に蒸着さ
せ、かつレジスト層を A R C 上に蒸着させる。

【特許請求の範囲】

【請求項1】 リソグラフィにおけるレジストの反射率を減少させる方法において、

吸収モードおよび減殺的干渉モードで動作する反射防止膜(ARC)を基板上に蒸着させることと、

レジスト層をARC上に蒸着させること、とから成るリソグラフィにおけるレジストの反射率を減少させる方法。

【請求項2】 ARCの蒸着がさらに、吸収モードで動作する第1ARC層を蒸着することと、減殺的干渉モードで動作する第2ARC層を蒸着すること、とから成る請求項1に記載の方法。

【請求項3】 レジストを第2ARC層の上に蒸着する請求項2に記載の方法。

【請求項4】 第1ARC層がレジストをパターン化するための露光源からの光を実質的にすべて吸収することができる請求項3に記載の方法。

【請求項5】 第1ARC層がレジストをパターン化するための露光源からの光を実質的にすべて吸収することができる消弧係数(k)および肉厚から成る請求項4に記載の方法。

【請求項6】 第1ARC層が少なくとも0.2のkから成る請求項5に記載の方法。

【請求項7】 第1ARC層が少なくとも0.5のkから成る請求項6に記載の方法。

【請求項8】 レジストをパターン化するための露光源からの光が第2ARC層の下表面及び上表面により生じる界面で生成する反射率を生じ、第2ARC層が反射率の強度差を所望のレベルに減少させて、レジストで受容可能な反射が減殺的干渉によって達成される請求項5に記載の方法。

【請求項9】 レジストをパターン化するための露光源からの光が第2ARC層の下表面及び上表面により生じる界面で生成する反射率を生じ、第2ARC層が反射率の強度差を最小にして、レジストでの反射が減殺的干渉によって最小化される請求項5に記載の方法。

【請求項10】 レジストをパターン化するための露光源からの光が第2ARC層の下表面及び上表面により生じる界面で生成する反射率を生じ、第2ARC層が反射率の強度を相互にほぼ等しくさせて、レジストにおける約ゼロの反射が減殺的干渉によって達成される請求項5に記載の方法。

【請求項11】 第1ARC層が無機ARCから成る請求項10に記載の方法。

【請求項12】 第1ARC層が誘電性ARCから成る請求項10に記載の方法。

【請求項13】 第1ARC層が後続のプロセスにおいて安定性を維持する反射防止材料から成る請求項10に記載の方法。

【請求項14】 第1ARC層が有機ARCから成る請求項10に記載の方法。

【請求項15】 第2ARC層が反射率の強度の差を所望のレベルに減少させる屈折率から成る請求項11、12または14に記載の方法。

【請求項16】 第2ARC層が反射率の強度の差を最小にする屈折率から成る請求項11、12または14に記載の方法。

【請求項17】 第2ARC層が反射率の強度をほぼ等しくする屈折率から成る請求項11、12または14に記載の方法。

【請求項18】 第2ARC層が無機ARCから成る請求項15に記載の方法。

【請求項19】 第2ARC層の屈折率が第2ARC層の下層の屈折率および上層の屈折率に従属する請求項18に記載の方法。

【請求項20】 第2ARC層の屈折率が $n_x = (n_{x-1} n_R)^{1/2}$ (n_x は第2ARC層の屈折率の実数部、 n_{x-1} は第2ARC層下層の屈折率の実数部、 n_R は第2ARC層上層の屈折率の実数部)にほぼ等しい請求項19に記載の方法。

【請求項21】 第2ARC層の減殺的干渉が相互の位相ずれを反射率に起こさせて減殺的消去をもたらす請求項20に記載の方法。

【請求項22】 第2ARC層の減殺的干渉が相互に約180°の位相ずれを反射率に起こさせて減殺的消去をもたらす請求項21に記載の方法。

【請求項23】 反射率の減殺的消去をもたらすように第2ARC層の肉厚を選択する請求項22に記載の方法。

【請求項24】 第2ARC層の肉厚が約 $\lambda/4n_x$ (λ は露光源の波長、 n_x は第2ARC層の屈折率)の肉厚から成る請求項23に記載の方法。

【請求項25】 第2ARC層が無機ARCから成る請求項16に記載の方法。

【請求項26】 第2ARC層の屈折率が第2ARC層の下層の屈折率および上層の屈折率に従属する請求項25に記載の方法。

【請求項27】 第2ARC層の屈折率が $n_x = (n_{x-1} n_R)^{1/2}$ (n_x は第2ARC層の屈折率の実数部、 n_{x-1} は第2ARC層下層の屈折率の実数部、 n_R は第2ARC層上層の屈折率の実数部)にほぼ等しい請求項26に記載の方法。

【請求項28】 第2ARC層の減殺的干渉が相互の位相ずれを反射率に起こさせて減殺的消去を産生する請求項27に記載の方法。

【請求項29】 第2ARC層の減殺的干渉が相互に約180°の位相ずれを反射率に起こさせて減殺的消去をもたらす請求項28に記載の方法。

【請求項30】 選択されて反射率の減殺的消去をもたらすように第2ARC層の肉厚を選択する請求項29に記載の方法。

【請求項 31】 第 2 ARC 層の肉厚が約 $\lambda / 4 n_x$ (λ は露光源の波長、 n_x は第 2 ARC 層の屈折率) の肉厚から成る請求項 30 に記載の方法。

【請求項 32】 第 2 ARC 層が無機 ARC から成る請求項 17 に記載の方法。

【請求項 33】 第 2 ARC 層の屈折率が第 2 ARC 層の下層の屈折率および上層の屈折率に従属する請求項 32 に記載の方法。

【請求項 34】 第 2 ARC 層の屈折率が $n_x = (n_{x-1} n_R)^{1/2}$ (n_x は第 2 ARC 層の屈折率の実数部、 n_{x-1} は第 2 ARC 層下層の屈折率の実数部、 n_R は第 2 ARC 層上層の屈折率の実数部) にほぼ等しい請求項 33 に記載の方法。

【請求項 35】 第 2 ARC 層の減殺的干渉が相互の位相ずれを反射率に起こさせて減殺的消去をもたらす請求項 34 に記載の方法。

【請求項 36】 第 2 ARC 層の減殺的干渉が相互に約 180° の位相ずれを反射率に起こさせて減殺的消去をもたらす請求項 35 に記載の方法。

【請求項 37】 選択されて反射率の減殺的消去をもたらすように第 2 ARC 層の肉厚を選択する請求項 36 に記載の方法。

【請求項 38】 第 2 ARC 層の肉厚が約 $\lambda / 4 n_x$ (λ は露光源の波長、 n_x は第 2 ARC 層の屈折率) の肉厚から成る請求項 37 に記載の方法。

【請求項 39】 第 2 ARC 層が有機 ARC から成る請求項 11 から 14 までのいずれか 1 項に記載の方法。

【請求項 40】 第 2 ARC 層が有機 ARC からなり、有機 ARC がレジストの中毒を回避する請求項 39 に記載の方法。

【請求項 41】 第 2 ARC 層が所望のレベルまで減少したレジストの反射をもたらす屈折率から成る請求項 40 に記載の方法。

【請求項 42】 第 2 ARC 層がレジストの最小反射をもたらす肉厚から成る請求項 40 に記載の方法。

【請求項 43】 第 2 ARC 層がレジストのほぼゼロ反射をもたらす肉厚から成る請求項 40 に記載の方法。

【請求項 44】 第 2 ARC 層の肉厚が第 1 次導関数、 $\delta I / \delta d$ (I はレジストにおける光の強度に等しく、 d は第 2 ARC 層の肉厚) によって得られる請求項 43 に記載の方法。

【請求項 45】 第 2 ARC 層の肉厚を方程式、 $4 \pi R e(n) d / \lambda - \phi_1 + \phi_2 = m \pi$ ($m = 1, 2, \dots, \infty$) (n は第 2 ARC 層の屈折率、 d は第 2 ARC 層の肉厚) を d について解くことによって得る請求項 44 に記載の方法。

【請求項 46】 m が 1 に等しく選択された請求項 45 に記載の方法。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は集積回路の製作に関し、より詳細にはパターン作成時における重要寸法 (CD) の制御を改良することに関する。

【0002】

【従来技術】 半導体の集積回路 (IC) の構成では、フィーチャ (features) が基板上に作成される。これらのフィーチャは、たとえばトランジスタ、キャパシタおよび抵抗体などのデバイスに相当する。そして、これらのデバイスが相互結合されて所望の電気的機能を達成する。

【0003】 デバイスを形成するために、基板上に複数の層が反復蒸着され、所望のパターンが形成される。リソグラフ法がデバイス層 (複数層を含む) のパターン形成に利用される。かかる方法は露光源を用いてマスクからの光像を基板表面に形成したフォトリソ (レジスト) 層上に投影する。光がレジスト層を照明し、所望のパターンで露出させる。ポジ型レジストを使用するかネガ型レジストを使用するかによって、レジスト層の露光部または非露光部が除去される。レジストで保護されていない部分に、次に、たとえばエッチングによって基板にフィーチャを形成する。

【0004】 フィーチャの寸法はリソグラフ系の解像能力に左右される。リソグラフ系の所与の世代によって達成されるフィーチャの最小寸法 (F) をリソグラフ基本則 (GR) と呼ぶ。制御の必要がある重要寸法 (CD) は最小フィーチャ寸法と呼ばれる。これには、たとえば線幅、間隔および接点幅が含まれる。

【0005】 レジスト層への光の変化のために、CD におけるばらつきが生じる。CD におけるばらつきの制御 (CD 制御) は特に、劇的に縮小する GR (たとえば、0.25 ミクロンまたはそれ以下) に伴い、重要な問題となる。CD 制御はレジストの下に反射防止膜 (ARC) を使用して、基盤層によって引き起こされるレジストへの反射率の変動を減少させることで促進される。

【0006】 ARC は 2 つの動作モードの 1 つで用いられ、レジストへの反射率変動を防止する。第 1 のモードは吸収であり、第 2 モードは減殺的干渉である。

【0007】 吸収モードでは、ARC が通過する光を吸収する。この方法で、散乱光を最小にしてレジストの望ましくない露光を回避する。ARC は光を完全に吸収する適宜な消滅係数 (k) と肉厚を有する必要がある。光を完全に吸収するために必要な k と肉厚は露光源の波長に依存して異なる。所与の波長で所定量の光を完全に吸収するためには、 k が大きいほど薄い ARC を必要とする。反対に、 k が小さければ、所与の波長で所定量の光を完全に吸収するためには厚い ARC を必要とする。たとえば、約 0.5 の k は 248 ナノメートル (nm) の光を完全に吸収するためには、約 1000 Å の ARC 肉厚を必要とする。

【0008】 減殺的干渉モードでは、ARC の底表面の

界面で生じた反射率はARCの上表面の界面で生じた反射率の位相に関し位相ずれしている。反射率を相互にほぼ位相ずれさせることによって、反射率が打ち消しあう(減殺的干渉)。

【0009】慣例的に、種々の有機および無機ARCが用いられる。有機ARCには、たとえば現在AR₂およびAR₃としてShipley Companyから市販されている化合物が含まれる。無機ARCには、たとえば窒化ケイ素、オキシ窒化ケイ素、水素化オキシ窒化ケイ素、窒化チタン、無定形ケイ素、シリコンカーバイト、無定形炭素が含まれる。

【0010】有機ARCは通常スピノンプロセスによって蒸着される。有機ARCは所与のARCポリマー系につき相対的に一定の反射率および染料負荷を有する。異なる有機ARCは異なる反射率を有する。ARC/レジスト界面における反射率を減少させるために、有機ARCの反射率をレジストの反射率に適合させることは、特に吸収モードでARCを使用する場合に望まれる。有機ARCは比較的一定の反射率を有するので、著しい基板膜の肉厚変動がある場合には、通常吸収モードだけで用いられる。

【0011】標準的に、ARCの下膜積層は、たとえば膜蒸着または化学機械研磨(CMP)などの加工に由来する著しい肉厚変動を有する。肉厚変動によって引き起こされる効果を抑制するために、厚い有機ARCが要求される。厚い有機ARCの利用によりその結果として、ARCのオープンプロセス中のエッチングマスクとして十分に機能する厚いレジストが必要となる。レジストが厚いほど、焦点深度の劣化、特に細かなGR(たとえば、0.25μm以下)での劣化に繋がり、プロセスウインドーが狭くなる。この事実が、たとえば0.25μm以下でのGRのプロセスに有機ARCを利用する魅力を少なくしている。

【0012】一方、無機ARCは、有機ARCに関連した欠点を持たないために、ますます普及してきた。その上、無機ARCは調整特性、欠陥の低レベル、良好なコンフォーマル性およびレジストに対する高いエッチング選択性など、ある種の利点を有する。

【0013】

【発明が解決しようとする課題】無機ARCはいずれのモードでも用いられるが、減殺的干渉モードで好んで使用される。これは吸収モードで動作する充分高いkを有する無機ARCは通常、レジストの屈折率に符合しない屈折率を有するからである。細かなGRでは、屈折率の不整合で創出された定常波は明らかにパターンの望ましくない劣化をもたらす。

【0014】減殺的干渉モードで動作する場合に、減殺的消去を生むためには、理想的には不透明材料または極めて均一な透明材料上に無機ARCを形成する。ケイ酸ガラスなど透明材料が無機ARCの下部にある場合で

は、透明材料の肉厚変動が反射率強度の不均一性を創出する。このことが減殺的干渉効果の利用を難しくしている。

【0015】通常ケイ酸ガラスなどの肉厚変動の大きな透明材料で下層を構成ので、減殺的干渉モードが提起する制約によって、良好なCD制御を有する無機ARCプロセスを提供する上でいくらかの困難が創出される。さらに、無機ARCは、いくつかの場合において、上層のレジストを汚染する(レジスト中毒)。レジスト中毒を避けるために酸化ケイ素(SiO₂)などのキャップ層が必要である。レジストとキャップ層との間の屈折率の不整合がレジストに定常波効果を創出し、CD制御に悪影響を与える。

【0016】

【課題を解決するための手段】本発明はリソグラフにおける改良されたCD制御に関する。一実施態において、リソグラフにおけるCD制御の改良は多層ARC積層を用いることで達成される。多層ARC積層は吸収モードおよび減殺的干渉モードで動作する第1および第2のARC層からなる。一実施態において第1ARC層は吸収モードで動作し、第2ARC層は減殺的干渉モードで(レジストの反射率を減少させるように)動作して、重要寸法の制御が改善される。

【0017】本発明は半導体の加工に関する。具体的にはCD制御の改良に関し、それによって広範囲なリソグラフプロセスウインドウを創出する。本発明ではCD制御の改良は、吸収および減殺的干渉モードを一緒に結合する多層ARC積層を提供することによって達成される。

【0018】

【実施例】図1は本発明の1実施例に拠るARCを示す。図示のように、ARC層130は半導体基板110とレジスト層170との間に生成される。レジスト層は、たとえばリソグラフに用いられる任意の通常のレジストから成る。かかるレジストはポジ型またはネガ型のいずれかである。

【0019】半導体基板は、たとえばシリコンウェーハから構成される。ガリウムヒ素、ゲルマニウム、絶縁体担持シリコン(SOI)あるいは他の種類の基板、或いは他の半導体または非半導体材料も有用である。基板はプロセス流における種々の段階に存在する。たとえば、基板はプロセス流の初期段階にあってよい、或いは部分的に加工されてフィーチャを含む(図に示していない)。フィーチャは、たとえばダイナミックランダムアクセスメモリ(DRAM)などの集積回路(IC)、或いは他の種類のICまたは電子機械デバイスまたは機械的デバイスの形成に利用される。議論のために、用語「基板」は一般的にプロセス流の任意の段階に存在する基板をさす。

【0020】ARC層130は基板上に作成される。図

に示すように、ARC層は多層ARC積層から成る。1実施態では、多層ARC積層は第1ARC層135および第2ARC層140から成る。第2ARC層140は第1ARC層135の上に形成される。第1ARC層135は基板110の上に形成される。第2ARC層の上にレジスト170が生成される。ARC層の1つは吸収モードで動作し、他方のARCは減殺的干渉モードで動作してCD制御を改良する。1実施態では、第1ARC層は吸収モードで動作し、第2ARC層は減殺的干渉モードで動作する。

【0021】第2ARC層の屈折率はレジストにおける反射を減じるように選択される。1実施態では、屈折率はレジストにおける反射を最小にするように選択される。レジストにおける反射の減少は、第2ARC層の上表面での界面からの反射率と下表面での界面からの反射率とをずれた位相に維持しながら、これらの両反射率の強度差を減少させることで達成される。反射率の強度の差がゼロに接近するにつれ、レジストにおいてゼロに接近する反射が得られる。反射率の振幅が正確にゼロに等しければ、レジストにおける反射がゼロになる。反射率の強度の差を減少または最小にすることにより減殺的干渉効果を増加または最適化することができる。

【0022】1実施態では、第1ARC層は吸収モードで動作する。第1ARC層は光を吸収する適当な消弧係数(k)および肉厚から成る。1実施態では、ARCは約0.2以上のk、好ましくは0.5以上、より好ましくは1.0以上のkから成る。別の実施態では、ARCは1.5以上のkから成る。

【0023】第1ARC層の肉厚は、所与のkおよび光量につき、光が十分に吸収されるのを確実にするように選択される。一般的に、肉厚は約5~150nmである。肉厚は当然のことながら、異なる用途では異なるkに依存して変動する。

【0024】1実施態では、第1ARC層は吸収モードで動作する無機ARCから成る。無機ARCは誘電ARC(DARC)から成る。DARCは、たとえばシリコンオキシ窒化物、水素化シリコンオキシ窒化物、シリコンカーバイド、或いは露光源の所与の波長につき吸収モードで動作するほかの誘電性抗反射材から成る。1実施態では、DARCはシリコンオキシ窒化物からなる。チタン窒化物、無定形シリコン、無定形炭素、或いは露光源の所与の波長につき吸収モードで動作する他の無機抗反射材などの無機ARCを使用することも第1ARC層の形成に有用である。標準的に、無機第1ARC層はレジストに対し高いエッチング選択性を有し、大きなkを持つように調整することができる。このことは比較的薄い第1ARC層の使用が可能になるので有利である。

【0025】第1ARC層は、化学蒸着法(CVD)または物理蒸着法などの通常の蒸着方法を用いて基板上に形成される。その他の蒸着法も有用である。

【0026】第2ARC層140は第1ARC層135の上に蒸着される。本発明の実施態では、第2ARC層140は減殺的干渉モードで動作する。

【0027】レジストは第2ARC層の上に形成される。任意の通常のレジスト材を使用することができる。レジストは通常の方法で形成される。レジストの肉厚はARCオープンプロセスおよび基板エッチングのエッチングマスクとして十分に機能することができる肉厚である。標準的には、レジスト層の肉厚は約0.2~10μmである。

【0028】既に説明したように、多層ARC積層は吸収特性と減殺的干渉特性を結合してレジスト層内の反射率を減少させる。

【0029】第2ARC層の下表面と上表面により形成される界面132および116における材料間の屈折率の差に起因して、反射率が生じる。これらの反射率はレジストを通過するか、或いは反射される。

【0030】レジストで得られる反射は反射率の強度の差と直接的な関係がある。反射率の強度の差が小さくなると、小さな反射がレジストで生じる。レジストでの反射許容レベルは設計基本則及びプロセスパラメータに依存して変化する。

【0031】1実施態では、第2ARC層がその上表面および下表面での界面により生じる反射率間の差を減少させて、レジストにおける反射の減少を達成する。この差は所望のレベルに減少されて、レジストにおいて許容される反射が達成される。第2ARC層はその上表面および下表面での界面により生じる反射率間の差を最小にして、レジストにおける反射を最小にするのが好適である。さらに好ましくは約ゼロの反射が達成されうるように、第2ARC層がほぼ同じ強度を有する反射率を産生する。

【0032】1実施態では、第2ARC層は減殺的干渉モードで動作する無機ARCから成る。無機ARCは1実施態においては、誘電性ARC(DARC)から成る。DARCは、たとえばシリコン窒化物、シリコンオキシ窒化物、水素化シリコンオキシ窒化物、或いはその他の誘電性反射防止材料から成る。1実施態では、第2DARC層はシリコンオキシ窒化物からなる。チタン窒化物、無定形シリコン、無定形炭素、或いは減殺的干渉モードで動作する他の無機反射防止材料などの無機ARCを使用することもできる。第2ARC層の形成は通常の方法で行われる。

【0033】1実施態では、第2無機ARCの屈折率はその上表面および下表面での界面によって生じる反射率間の差を減少させるように選択されて、レジストにおける反射の減少が達成される。第2ARC層の屈折率は反射率間の差を所望のレベルまで減少させるように選択されて、レジストにおける許容可能な反射が達成される。

第2ARC層の屈折率がその上表面および下表面での界

面によって生じる反射率間の差を最小にするように選択されて、レジストにおける反射が最小になりうるのが好適である。さらに好ましくは、第2ARC層の屈折率がほぼ同じ強度を有する反射率を生じるように選択されて、約ゼロの反射が達成される。

【0034】第2ARC層の屈折率は、本発明の1実施態では、上層および下層の屈折率に依存する。1実施態では、第2ARC層はほぼ次式に等しい屈折率から成る。

【0035】

$$n_x = (n_{x-1} \cdot n_R)^{1/2} \quad (1)$$

上式中、 n_x はレジスト層下の第2ARC層屈折率の実数部、 n_{x-1} は第2ARC層下層の第1ARC層屈折率の実数部、 n_R は第2ARC層上のレジスト層屈折率の実数部である。上記の式は二次反射が無視できると仮定して1次反射だけを考慮している。

【0036】上記の式(1)に拠る屈折率を持つ第2ARC層の形成はその上表面および下表面での界面によって生じた反射率間の差を最小にする。その結果、レジスト層における反射率はほぼ同じ強度を持つ。これがレジストにおける最小反射を可能にする。第2層ARCの屈折率が式(1)から偏向することに留意すべきである。レジストにおける反射許容レベルなどの設計上の要件に依存して、第2ARC層の屈折率の値は式(1)からいくらか偏向する。

【0037】 k が n に依存するように、第2ARC層の k は n が選択されると規定される。標準的に、第2ARC層の選択された n の値は比較的低い k 値をもたらす。これによって、第2ARC層への反射強度が影響を受けないか、或いは影響を無視できることが確実になり、第2ARC層を十分に低い k 値で構成することができる。

1実施態では、第2ARC層は0.5未満、好ましくは0.3未満の k 値で構成される。

【0038】第2ARC層は減殺的干渉モードで動作するように構築される。第2ARC層を減殺的干渉モードに構築することによって、その上表面からレジスト層内に反射された光と第2ARC層を経由して上方に反射されたレジスト内の光とが減殺的に重畳する。その結果、光は相互に消去し合う。

【0039】1実施態では、第2ARC層は減殺的干渉モードで動作するために適当な肉厚で構成される。第2ARC層の肉厚によって、その下表面で界面からの反射が起き、上表面が相互に180°ずれて減殺的消去が生じる。1実施態では、第2ARC層の肉厚は約 $\lambda/4n_x$ である (λ は露光源の波長、 n_x は第2ARC層の屈折率)。

【0040】適切な屈折率および肉厚を選択することによって、第2ARC層はほぼ同じ強度を有し、位相が適切にずれ、相互に消去し合う反射率をレジスト中に産生する。この結果、リソグラフ中のCD制御が改良される

ことになる。

【0041】操作において、露光源からの光が選択的にレジスト層を露出させて所望のパターンをレジスト上に生成させる。光180のビームがレジスト170の表面に衝突するので、光の部分182が表面から反射され、部分184がレジスト170内に透過する。

【0042】透過した部分184はレジスト170と第2ARC層140によって形成される界面132に衝突するので、光の部分184のうちの部分186が反射され、部分190は第2ARC層140を通過して透過する。

【0043】光の部分190は第2ARC層140と第1ARC層135とによって形成される界面116に衝突する。この衝突によって、部分192の反射および光の部分194の第1ARC層135を通過しての透過が生じる。第1ARC層は吸収モードで動作するので、透過した部分194のすべてまたは実質的にすべての光が吸収される。光の部分194のうち残存する部分196は第1ARC層135と基板110との界面112で反射されて第1ARC層によって吸収される。

【0044】光の部分192は第2ARC層を経由して上方に移動する。減殺的干渉モードで動作する第2ARC層は部分192の光を吸収しない。このように、部分192は界面132を通過してレジスト層内に達する。

【0045】本発明の1実施態に拠って選択された第2ARC層の屈折率に起因して、界面を通過してレジスト層内に達する部分192の強度は反射された部分186の強度にほぼ等しい。第2ARC層の肉厚を適当に選択することによって、反射された部分186および192は減殺的に重畳し、相互に消去または実質的に消去し合う。したがって、レジスト中の反射率を減少することによって、CD制御の改良が達成される。

【0046】本発明の別の実施態に拠れば、多層ARC積層130は第1ARC層と第2ARC層135および140とから成り、それぞれ吸収モードおよび減殺的干渉モードで動作する。

【0047】第1ARC層は吸収モードで動作するので、層中で光を充分吸収する k および肉厚を有する。1実施態では、ARCは0.2以上、好ましくは0.5以上、さらに好ましくは1.0以上の k から成る。別の実施態では、ARCは1.5以上の k で構成される。第1ARC層の肉厚は、所与の k および光量につき光を充分に吸収することが確実な厚みである。一般的に、肉厚は約5~150nmである。当然ながら、肉厚は異なる用途および異なる k で変化する。

【0048】1実施態では、第1ARC層は吸収モードで動作する無機ARCから成る。無機ARCは、たとえば誘電性ARC(DARC)から成る。1実施態では、DARCはシリコンオキシ窒化物から成る。所与の露光源波長につき吸収モードで動作するその他の無機反射防

止材料も有用である。

【0049】別法として、第1ARC層は有機ARCからなる。有機第1ARC層は、好ましくは第2ARC層よりも大きな k 値で構成される。その上、所与の露光源波長につき吸収モードで動作し、以後のプロセス、たとえば第2ARC層およびレジストの蒸着などにおいて、安定である反射防止材料が有用である。

【0050】第1ARC層は化学蒸着法(CVD)、物理蒸着法などの通常の蒸着方法を用いて基板上に形成される。スピノンなどその他の蒸着方法も、ARC材料

によって有用である。
【0051】レジスト170の下層で、かつ第1ARC層135の上層の第2ARC層140は減殺的干渉モードで動作する。1実施態では、第2ARC層は有機ARCから成る。Shipley社からのBARLなど種々の種類の有機ARCが第2ARC層の形成に有用である。有機ARC層は、スピノンコーティングなど種々の通常の蒸着法によって蒸着される。第2ARC層として有機ARCを使用することによりレジスト中毒の潜在的な問題を回避することができ、キャッピング層を付与する必要性がなくなる。したがって、キャッピング層に関連した定常波効果を回避することができる。レジスト中毒が問題を提起しない場合には、無機ARCが第2ARC層として用いられる。

【0052】第2ARC層はその下表面での界面116からと上表面での界面132からとの反射率を產生する。これらの反射率はレジストを介して通過または反射される。

【0053】 n および肉厚などの第2ARC層のパラメータは上表面および下表面の界面で產生される反射率間の差を減少させるように選択されるので、レジストにおける反射の減少が減殺的干渉によって達成される。この差はレジストにおける許容可能な反射が減殺的消去によって達成されるような所望のレベルまで減少される。好ましくは、第2ARC層はその上表面および下表面での界面で生じる反射率間の差を最小にして、レジスト内の反射を減殺的消去によって最小にする。さらに好ましくは、第2ARC層はほぼ同じ強度の反射率を產生して、ほぼゼロの反射を減殺的消去によって達成する。

【0054】第2ARC層の上表面および下表面での界面を始原とする反射率は第1および第2ARC層とレジストとの屈折率に依存する。この事実から、ARC層お

$$R_{170} = (r_{170} + r_{140}) / (1 + r_{170} \times R_{140}) \quad (2)$$

$$R_{140} = (r_{140} + r_{135}) / (1 + r_{140} \times r_{135}) \exp(i2k_{140}d_{140}) \quad (3)$$

$$r_{135} = (r_{135}) \exp(i2k_{135}d_{135}) \quad (4)$$

上式中、 d はそれぞれの層の肉厚、 k はそれぞれの層の波数、 r はそれぞれの層の反射係数を表す。波数は次式

$$k = 2\pi n / \lambda$$

式中、 n はそれぞれの層の複素屈折率、 λ は露光源の波

およびレジストの屈折率と肉厚はARC積層から所望の効果を產生するために選択することができる変数である。

【0055】標準的に、第1および第2ARC層の屈折率と第1ARC層の肉厚はARCの種類および動作モードを基準にして選択される。たとえば、第1ARCは吸収モードで動作する。第1ARC層が無機ARCから成る場合には、 n は k の値に従属する。標準的に、大きな k が薄いARC層の使用を可能にするためには望ましい。このことは、通常 k が第1ARC層の肉厚パラメータを基準に選択されることを意味する。 n が k に従属するので、 k の選択は無条件に n を規定する。有機ARCに関しては、 n および k は有機ARCの所与の種類につき一定である。特殊な種類の有機ARCを選択して使用することによって、 n に幾分かの融通性がある。無機ARCから成る第2ARC層を利用することにもこの融通性が存在する。レジストに関しては、 n 、 k および肉厚は使用する所与のレジストの種類につき固定される。レジストパラメータの融通性は使用するレジストの種類の選択にある。たとえば、 n はレジストの種類により1.4~2.0の範囲にすることができる。

【0056】所与の第1および第2ARC層とレジストにつき、第2ARC層の肉厚は減殺的干渉を引き起こすように選択される。1実施態では、第2ARC層の肉厚は第2ARC層の下表面および上表面での界面からの反射率が減殺的消去を生じるように選択される。1実施態では肉厚は第2ARC層の下表面および上表面での界面からの反射率が相互に約 180° の位相ずれを起こすように選択される。1実施態では、肉厚は第2ARC層の下表面での界面を始原とする反射率が、第2ARC層の上表面での界面を始原とする反射率に比べ、約 180° の位相ずれを起こすように選択される。

【0057】反射率の強度の差が減少するので、第2ARC層によって創出された減殺的干渉がレジストにおける反射を減少させる。

【0058】反射光の強度は一般に次式で表される。

$$I = R \times R^* \quad (1)$$

上式中、 I は強度、 R は物質反射、 R^* は物質反射の逆を表す。図1に示した多層ARC積層では、垂直入射角($\theta = 90^\circ$)を有する下付添字で示されたそれぞれの層の反射は次式で表される。

【0060】

【0061】

$$(5)$$

長を表す。それぞれの層の反射係数は次式で表される。

【0062】

$$r = (n_x - n) / (n_x + n) = \text{abs}(r) \exp(i\phi) \quad (6)$$

式中、 n_x はそれぞれの層の下層についての複素屈折率を表し、 n はそれぞれの層の複素屈折率、 ϕ は減殺的干渉反射率の等しくない振幅に由来する位相ずれファクタで多層ARC積層のARC層およびレジスト層の屈折率の関数である。

【0063】既に説明したように、目標はレジスト層に

$$I = r_{170} \times r_{170}^* = \min(I) \quad (7)$$

所与のレジストでは、 I はパラメータ d_{140} 、 n

140、 k_{140} 、 n_{135} および k_{135} の関数である。第2ARC層の最適肉厚は次式の1次微分で得られ

$$\delta I / \delta d_{140} = 0 \quad (8)$$

方程式(8)をゼロに設定することで、レジストにおける最小またはゼロ反射が得られる。 d_{140} を解いて、最小反射を生じる第2ARC層の肉厚が得られる。

$$4\pi \text{Re}(n_{140}) d_{140} / (\lambda + \phi_1 - \phi_2) = m\pi \quad (m=1, 2, \dots, \infty) \quad (9)$$

上式中、 $\text{Re}(n_{140})$ は第2ARC層の屈折率の実数部、 d_{140} は第2ARC層の肉厚、 λ は露光源の波長、 ϕ_1 、 ϕ_2 は式(6)で定義され、 ϕ_1 は第1ARCと第2ARCとの間、 ϕ_2 はレジストと第2ARCとの間の位相ずれファクタであり、 m は最小反射の出現を表す。

【0068】方程式(9)を第2ARC層の肉厚(d_{140})で解くと、特定有機ARCの n は一定であるので、レジスト層における最小反射が得られる。方程式の性質は減衰調和方程式であり、レジスト層における最小反射率を与える種々の肉厚を算出する。しかしながら、第2ARC層の肉厚に関しては、最小値を選択することが望ましい。最小値がARCオープンプロセスでのレジスト消費を削減するからである。

【0069】肉厚 d_{140} が決定すると、レジストと第2ARCとの界面での最小反射率は方程式(7)をゼロと置いて求められる。

$$I = r_{170} \times r_{170}^* = 0$$

第1ARC層、もしくは第2ARC層のいずれかの最適屈折率を決定することができる。たとえば、コンピュータシミュレーションを利用して、最適屈折率が求められる。

【0071】上記の記述から多層ARC積層がレジストにおける反射を減少するように最適化されて、CD制御が改良されることが判る。異なるARC層およびレジストの所与の屈折率につき、減殺的干渉で動作するARC層の最適肉厚をレジストにおける反射が最小になるように決定することができる。さらに、特定の層につき特定の屈折率を選択することで、所望の肉厚要件および光学的特性を有するARC積層を作出することができる。

【0072】例

本発明の1実施態に拠るARC積層を用いてレジストに

おける反射を減少または最小にすることである。上記式(1)からレジスト層における光の強度(I)は反射を減少することによって減少させることができる。レジスト層における最小反射率は I がゼロに接近するにつれて達成され、次式で表される。

【0064】

【0065】

【0066】方程式(8)から次式が得られる。

【0067】

おける反射率を決定するシミュレーションを行った。ARC積層は第1および第2ARC層で構成した。第1ARC層は n が0.28、 k が0.56の肉厚70nmの誘電性ARCからなり、吸収モードで動作した。第2ARC層は n が1.77、 k が0.24の無機ARCから構成した。レジスト/ARC界面での反射率を第2ARCの肉厚の関数として図2に示す。図2からレジスト/ARC界面での最小反射率は第2ARC層が約48nm、115nmおよび180nmの肉厚であるときに達成されることが判る。このように、第1および第2ARCに関する適切な n および k の値と第2ARCの肉厚とを選択してレジストにおける反射率を減少または最小にすることによって、ARC積層を最適化することができる。

【0073】通常のARCと本発明になるARC積層とを用いて、基盤層の肉厚変動の影響を比較するシミュレーションを行った。通常のARCは n が1.77、 k が0.24の肉厚99nmの有機ARCで構成した。ARC積層には第1および第2ARC層を含めた。第1ARC層は n が2.08、 k が0.56の肉厚70nmのDARCから構成されて吸収モードで動作し、第2ARC層は n が1.77、 k が0.24の肉厚45nmの有機ARCで構成した。ARCは基盤層であるホウケイ酸ガラス(BSG)上に形成させた。

【0074】図3ではARC/レジスト界面における反射率をBSG層の肉厚変化の関数として測定している。ライン90は通常のARCを用いるレジストにおける反射率をBSG肉厚の関数として、ライン95はARC積層を用いるレジストにおける反射率をプロットする。ライン90から通常のARCはBSGの肉厚によって変化する反射率を産生する。これは芳しくないCD制御をもたらすので望ましくない。これに反し、ライン95はA

RC/レジスト界面でほとんどゼロの反射率を示す。これはレジスト中に定常波が存在しないこと、レジストにおける反射率が基盤層の肉厚に無関係であることを示唆し、CD制御の改良をもたらす。

【0075】本発明を特に図示し、かつ様々な実施態を参照して記載したが、数多の変更と変形とをこの発明の精神及びその範囲から逸脱することなく行うことができることは当業者には理解されるであろう。従って本発明の範囲は前記の記載から定められるのではなく、特許請求の範囲の記載及びそれと等価な全範囲によって決定されるべきである。

【図面の簡単な説明】

【図1】本発明のARCの1実施態を示す図。

【図2】レジスト/ARC界面での反射率を第2ARCの肉厚の関数として示したグラフ。

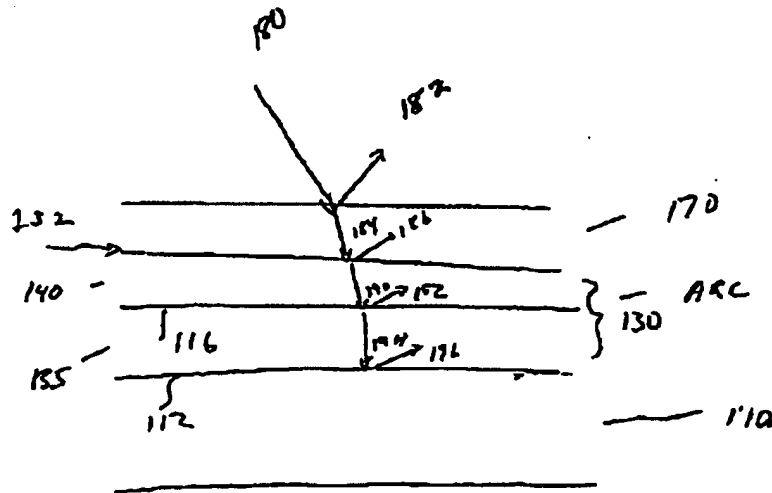
【図3】ARC/レジスト界面における反射率をBSG

層の肉厚変動の関数として示したグラフ。

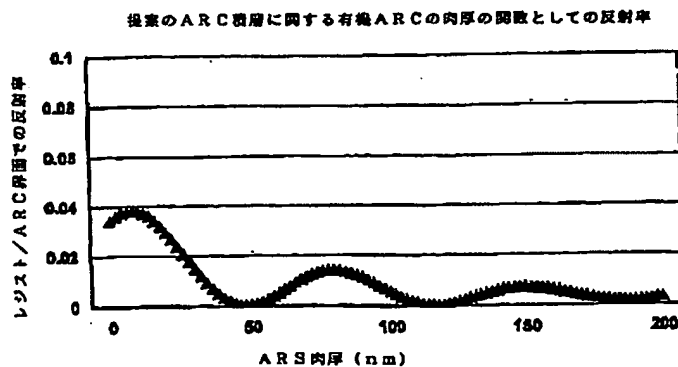
【符号の説明】

- 110 半導体の基板
- 116 第2ARC下表面
- 130 ARC層
- 132 第2ARC上表面
- 135 第1ARC層
- 140 第2ARC層
- 170 レジスト層
- 180 光の線束
- 182 レジストで反射される光
- 184 レジスト内に透過する光
- 186 第2ARC層の界面で反射される光
- 190 第2ARC層を透過する光
- 192 第1ARC層の界面で反射される光
- 194 第1ARC層を經由して透過する光

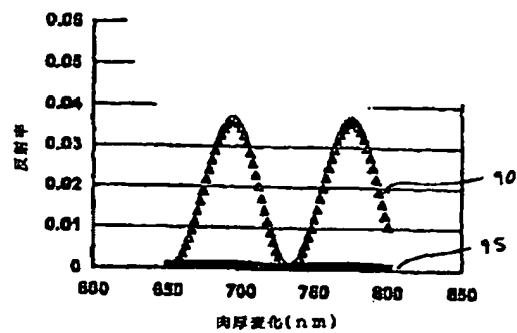
【図1】



【図2】



【図3】



フロントページの続き

(71)出願人 399035836
1730 North First Street,
San Jose, CA, USA

(72)発明者 チーアン ルー
アメリカ合衆国 ニューヨーク ボーキー
ブシー マロニー ロード 510 アパー
トメント 25ジー

(72)発明者 シャオミン イン
アメリカ合衆国 ニューヨーク ワッピン
ガーズ フォールズ チェルシー リッジ
ドライブ 28イー

* NOTICES *

JPO and NCIPi are not responsible for any damages caused by the use of this translation.

JP 2000-195791
(translated by computer)

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Industrial Application] This invention relates to improving control of the important dimension (CD) in pattern creation time in a detail more about manufacture of an integrated circuit.

[0002]

[Description of the Prior Art] With the configuration of the integrated circuit (IC) of a semiconductor, a feature (features) is created on a substrate. These features are equivalent to devices, such as a transistor, a capacitor, and a resistor. And cross coupling of these devices is carried out, and a desired electric function is attained.

[0003] In order to form a device, on a substrate, the repetitive vacuum evaporation of two or more layers is carried out, and a desired pattern is formed. The RISOGURAFU method is used for the pattern formation of a device layer (two or more layers are included). This approach is projected on the photoresist (resist) layer which formed the light figure from a mask in the substrate front face using the source of exposure. Light illuminates a resist layer and makes it expose by the desired pattern. The exposure section or the non-exposed area of a resist layer is removed by whether a positive resist is used or negative resist is used. A feature is formed in the part which is not protected by the resist by etching next at a substrate.

[0004] The dimension of a feature is influenced by the resolving capacity of a RISOGURAFU system. The lower limit (F) of the feature attained by the given generation of a RISOGURAFU system is called RISOGURAFU radical principles (GR). The important dimension (CD) with the need for control is called the minimum feature dimension. Line breadth, spacing, and contact width of face are contained in this.

[0005] Dispersion in CD arises for change of the light to a resist layer. Control (CD control) of dispersion in CD poses an important problem in connection with GR (for example, 0.25 microns or less than [it]) reduced especially dramatically. It is promoted by CD control using the antireflection film (ARC) for the bottom of a resist, and decreasing fluctuation of the reflection factor to the resist caused by the base layer.

[0006] ARC is used by one of the two modes of operation, and prevents the reflection factor fluctuation to a resist. The 1st mode is absorption and the 2nd mode is reduction-interference.

[0007] The light which ARC passes is absorbed in absorption mode. By this approach, the scattered light is made into min and the exposure which is not desirable as for a resist is avoided. ARC needs to have the proper extinction of arc multiplier (k) and the thickness which absorb light completely. k and thickness required in order to absorb light completely differ from each other depending on the wavelength of the source of exposure. In order to absorb the light of the specified quantity completely on given wavelength, such thin ARC is needed that k is large. On the contrary, if k is small, thick ARC is needed in order to absorb the light of the specified quantity completely on given wavelength. For example, about 0.5 k needs the ARC thickness of about 1000Å, in order to absorb the light of 248 nanometers (nm) completely.

[0008] In reduction-interference mode, the phase shift of the reflection factor produced in the interface on the front face of a bottom of ARC is carried out about the phase of the reflection factor produced in the interface on the front face of the upper of ARC. A reflection factor denies and suits by carrying out the phase shift of the reflection factor mutually mostly (reduction-interference).

[0009] Customarily, organic [various] and inorganic ARC are used. In organic ARC, it is Shipley as current [AR72] and AR3. The compound marketed from Company is contained. Silicon nitride, oxy-silicon nitride, hydrogenation oxy-silicon nitride, titanium nitride, amorphous silicon, silicon carbide, and amorphous carbon are contained in inorganic ARC.

[0010] Organic ARC is usually vapor-deposited by the spin-on process. Organic ARC has a fixed reflection factor and a color load relatively per given ARC polymer system. organic [different] – ARC has a different reflection factor. in order to decrease the reflection factor in ARC / resist interface – organic – especially a thing for which the reflection factor of ARC is fitted to the reflection factor of a resist is desired when using ARC in absorption mode. Since organic ARC has a comparatively fixed reflection factor, when there is thick fluctuation of the remarkable substrate film, it is usually used only in absorption mode.

[0011] Standardly, the film laminating under ARC has the remarkable thick fluctuation originating in processing of for example, film vacuum evaporation or chemical machinery polish (CMP). organic [thick in order to control the effectiveness caused by thick fluctuation] – ARC is required. organic [thick] – the thick resist which fully functions as an etching mask in the opening process of ARC as the result by use of ARC is needed. It leads to degradation of the depth of focus, and degradation by especially fine GR (for example, 0.25 micrometers or less), and a process window becomes narrow, so that a resist is thick. this fact – for example, the process of GR 0.25 micrometers or less – organic – charm using ARC is lessened.

[0012] on the other hand – inorganic – ARC – organic – since it does not have a fault relevant to ARC, it has spread increasingly. moreover and inorganic – ARC has a certain kind of advantage for the low of an adjustment property and a defect, good conformal nature, the high etch selectivity to a resist, etc.

[0013]

[Problem(s) to be Solved by the Invention] Although inorganic ARC is used in any mode, it is used by preference in reduction-interference mode. inorganic [which has sufficient high k to which this operates in absorption mode] – it is because ARC usually has the refractive index which does not coincide with the refractive index of a resist. In fine GR, the stationary wave created by the mismatching of a refractive index brings about degradation which is not clearly desirable as for a pattern.

[0014] when operating in reduction-interference mode, in order to induce reduction-elimination – ideal – a very uniform nontransparent-material or transparent-material top – inorganic – ARC is formed. transparent materials, such as silicic-acid glass, – inorganic – in the case where it is in the lower part of ARC, thick fluctuation of a transparent material creates the heterogeneity of reflection factor reinforcement. This makes use of reduction-cross protection difficult.

[0015] Usually, some difficulties when offering the inorganic ARC process of having good CD control, by constraint to which reduction-interference mode submits a lower layer by that of a configuration by the big transparent material of thick fluctuation of silicic-acid glass etc. are created. furthermore, inorganic – in some cases, ARC pollutes the upper resist (resist poisoning). In order to avoid resist poisoning, cap layers, such as silicon oxide (SiO₂), are required. The mismatching of the refractive index between a resist and a cap layer creates the stationary wave effectiveness to a resist, and gives a bad impact to CD control.

[0016]

[Means for Solving the Problem] This invention relates to improved CD control in

RISOGURAFU. In one operative condition, amelioration of CD control in RISOGURAFU is attained by using a multilayer ARC laminating. A multilayer ARC laminating consists of the 1st [which operates in absorption mode and reduction-interference mode], and 2nd ARC layers. In one operative condition, the 1st ARC layer operates in absorption mode, the 2nd ARC layer operates in reduction-interference mode (the reflection factor of a resist is decreased – it will come), and control of an important dimension is improved.

[0017] This invention relates to processing of a semi-conductor. Specifically, it is CD. A wide range RISOGU rough process window is created by it about amelioration of control. In this invention, amelioration of CD control is attained by offering the multilayer ARC laminating which combines absorption and reduction-interference mode together.

[0018]

[Example] Drawing 1 shows ARC which depends on one example of this invention. Like illustration, the ARC layer 130 is generated between the semi-conductor substrate 110 and the resist layer 170. A resist layer consists of the usual resist of the arbitration used for RISOGURAFU. This resist is either a positive type or a negative mold.

[0019] A semi-conductor substrate consists of for example, silicon wafers. A gallium arsenide, germanium, insulator support silicon (SOI), the substrate of other classes, other semi-conductors, or a non-semiconductor material is also useful. A substrate exists in the various phases in a process style. For example, a substrate may be in the initial stage of a process style, or is processed partially, and contains a feature (not shown in drawing). A feature is used for formation of IC of integrated circuits (IC), such as dynamic random access memory (DRAM), or other classes, an electromechanical device, or a mechanical device. For an argument, the vocabulary "a substrate" puts the substrate which may generally exist in the phase of the arbitration of a process style.

[0020] The ARC layer 130 is created on a substrate. As shown in drawing, an ARC layer consists of a multilayer ARC laminating. In one operative condition, a multilayer ARC laminating consists of the 1st ARC layer 135 and the 2nd ARC layer 140. The 2nd ARC layer 140 is formed on the 1st ARC layer 135. The 1st ARC layer 135 is formed on a substrate 110. A resist 170 is generated on the 2nd ARC layer. One of the ARC layers operates in absorption mode, and ARC of another side operates in reduction-interference mode, and improves CD control. In one operative condition, the 1st ARC layer operates in absorption mode, and the 2nd ARC layer operates in reduction-interference mode.

[0021] The refractive index of the 2nd ARC layer is chosen so that the reflection in a resist may be reduced. In one operative condition, a refractive index is chosen so that reflection in a resist may be made into min. Reduction of the reflection in a resist is attained by decreasing the difference of both these reflection factors on the strength, maintaining the reflection factor from the interface on the front face of the upper of the 2nd ARC layer, and the reflection factor from the interface in a following table side to the phase shifted. The reflection which approaches zero in a resist is obtained as the difference of the reinforcement of a reflection factor approaches zero. If the amplitude of a reflection factor is correctly equal to zero, the reflection in a resist will become zero. Reduction-cross protection can be increased or optimized by making the difference of the reinforcement of a reflection factor into reduction or min.

[0022] In one operative condition, the 1st ARC layer operates in absorption mode. The 1st ARC layer consists of the suitable extinction of arc multiplier (k) and the thickness which absorb light. one operative condition – ARC – about 0.2 or more k – it consists of 1.0 or more k more preferably 0.5 or more. In another operative condition, ARC consists of 1.5 or more k .

[0023] The thickness of the 1st ARC layer is chosen so that it may ensure that light is fully absorbed about given k and the given quantity of light. Generally, thickness is about 5-150nm. Thickness is changed for a different application with a natural thing depending on different k .

[0024] inorganic [to which the 1st ARC layer operates in absorption mode in one operative

condition] – it consists of ARC. Inorganic ARC consists of Dielectricity ARC (DARC). DARC consists of other anti- [dielectric] reflectors which operate in absorption mode per given wavelength of for example, a silicon oxy-nitride, a hydrogenation silicon oxy-nitride, silicon carbide, or the source of exposure. DARC consists of a silicon oxy-nitride in one operative condition. inorganic [, such as other anti- / inorganic / reflectors which operate in absorption mode per given wavelength of a titanium nitride, amorphism silicon, amorphous carbon, or the source of exposure,] – it is also useful to formation of the 1st ARC layer to use ARC. Standardly, the inorganic 1st ARC layer has high etch selectivity to a resist, and it can adjust it so that it may have big k. Since use of the comparatively thin 1st ARC layer is attained, this is advantageous.

[0025] The 1st ARC layer is formed on a substrate using the usual vacuum evaporation approaches, such as chemical vapor deposition (CVD) or physical vapor deposition. Other vacuum deposition is also useful.

[0026] The 2nd ARC layer 140 is vapor-deposited on the 1st ARC layer 135. In the operative condition of this invention, the 2nd ARC layer 140 operates in reduction-interference mode.

[0027] A resist is formed on the 2nd ARC layer. The usual resist material of arbitration can be used. A resist is formed by the usual approach. The thickness of a resist is the thickness which can fully function as an ARC opening process and an etching mask of substrate etching. Standardly, the thickness of a resist layer is about 0.2-10 micrometers.

[0028] As already explained, a multilayer ARC laminating combines an absorption property and a reduction-interference property, and decreases the reflection factor in a resist layer.

[0029] It originates in the difference of the refractive index between the ingredients in the interfaces 132 and 116 formed of the following table side and upper front face of the 2nd ARC layer, and a reflection factor arises. These reflection factors pass a resist or are reflected.

[0030] The reflection obtained by the resist has the direct relation to the difference of the reinforcement of a reflection factor. If the difference of the reinforcement of a reflection factor becomes small, small reflection will arise in a resist. The reflective permissible level in a resist changes depending on design radical principles and a process parameter.

[0031] In one operative condition, the difference between the reflection factors which the 2nd ARC layer produces according to the interface in the upper front face and a following table side is decreased, and reduction of the reflection in a resist is attained. This difference decreases on desired level and the reflection permitted in a resist is attained. It is suitable for the 2nd ARC layer to make into min the difference between the reflection factors produced according to the interface in the upper front face and a following table side, and to make reflection in a resist into min. The 2nd ARC layer produces the reflection factor which has the almost same reinforcement so that reflection of abbreviation zero may be attained still more preferably and it may get.

[0032] inorganic [to which the 2nd ARC layer operates in reduction-interference mode in one operative condition] – it consists of ARC. inorganic ARC – one operative condition – setting – a dielectric – it consists of ARC (DARC). DARC consists of for example, a silicon nitride, a silicon oxy-nitride, a hydrogenation silicon oxy-nitride, or other dielectric acid-resisting ingredients. The 2nd DARC layer consists of a silicon oxy-nitride in one operative condition. inorganic [, such as a titanium nitride, amorphism silicon, amorphous carbon, or other inorganic acid-resisting ingredients that operate in reduction-interference mode,] – ARC can also be used. Formation of the 2nd ARC layer is performed by the usual approach.

[0033] In one operative condition, inorganic [2nd], the refractive index of ARC is chosen so that the difference between the reflection factors produced according to the interface in the upper front face and a following table side may be decreased, and reduction of the reflection in a resist is attained. The refractive index of the 2nd ARC layer is chosen so that it may be made to decrease to the level of a request of the difference between reflection factors, and the

permissible reflection in a resist is attained. It is suitable that it is chosen so that the difference between the reflection factors which the refractive index of the 2nd ARC layer produces according to the interface in the upper front face and a following table side may be made into min, and the reflection in a resist can become min.